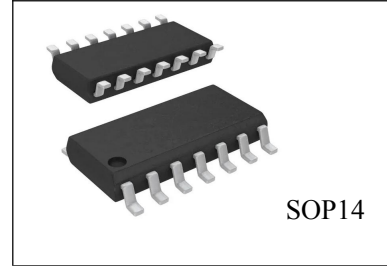


概述:

D55127 是一款高性能 CMOS 漏电保护器专用电路。芯片内部包含稳压电源、放大电路、比较器电路、延时电路、计数器电路、跳闸控制电路及跳闸驱动电路。芯片外围应用有脱扣线圈、压敏电阻、稳压二极管、二极管、电阻、电容等元器件。

采用 SOP14 封装形式。

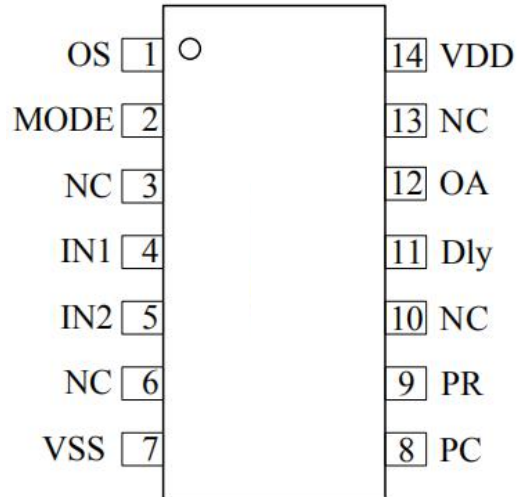


主要特点:

- 直接驱动 SCR，当有漏电信号时，OS 输出脉宽大于 20ms。
- 适用于检测 A 型和 AC 型漏电信号。
- 各种类型的漏电信号的跳闸精度一致性好。
- 良好的电磁干扰（EMC）防护能力。
- 适用于 110V~220V(50 ~ 60Hz)电压。
- 宽的温度范围($T_a=-20\sim+85^{\circ}\text{C}$)。
- 交流供电。

管脚排列图:

引线	管脚名	说明
1	OS	输出，驱动 SCR
2	MODE	输入，控制延时电容放电速度
3	NC	
4	IN1	输入，放大器输入端 1
5	IN2	输入，放大器输入端 2
6	NC	
7	VSS	地
8	PC	输出，外接电容，调整延迟时间
9	PR	输出，外接电阻，调整延迟时间
10	NC	
11	Dly	输出，外接电容抑制噪声
12	OA	输出，放大器输出，外接滤波电容
13	NC	
14	VDD	VDD



D55127(SOP14)

包装信息:

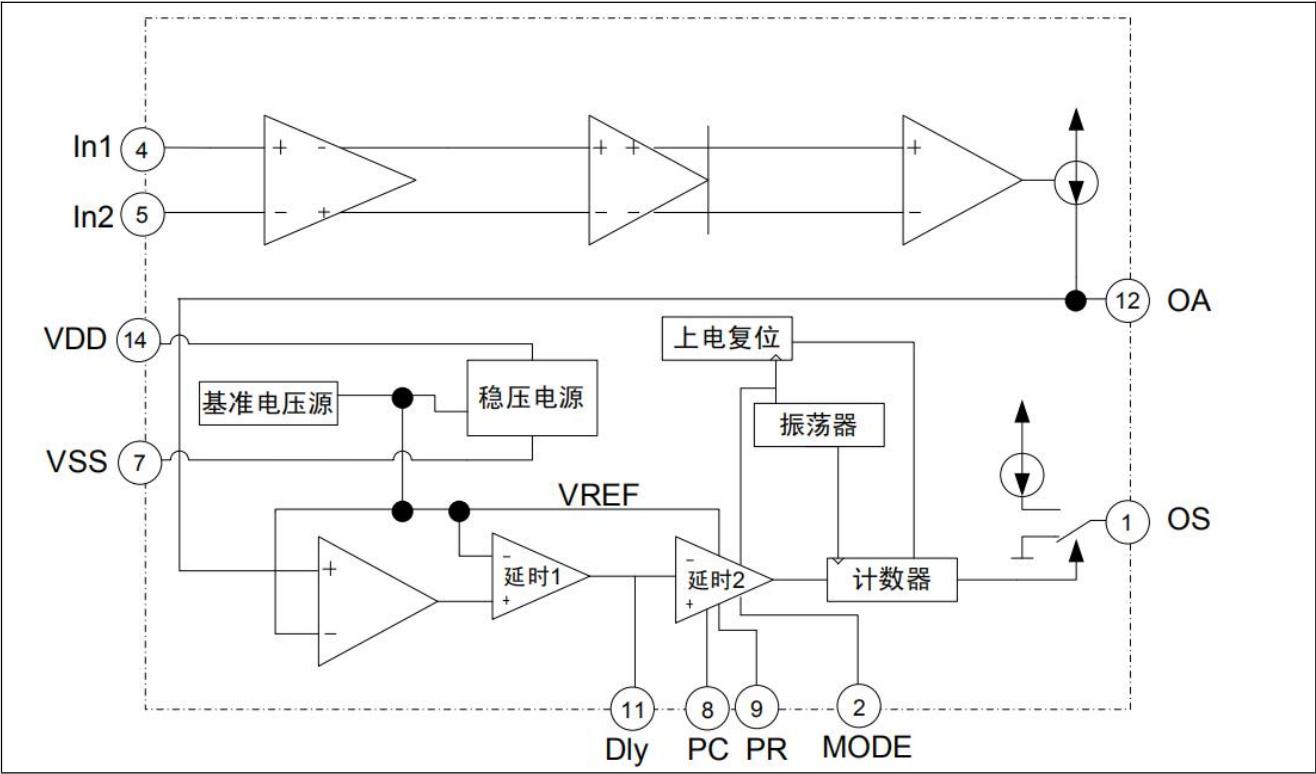
型号	封装形式	打印方式	包装方式
D55127F	SOP14	CHMC SXXXX D55127F	50 只/管 4000 只/盘

其中 CHMC 为商标，D55127F 为产品名，SXXXX 为周号

极限值（绝对最大额定值，若无其它规定，Tamb=25℃）

参数名称	参数值		单位
	最小值	最大值	
工作温度	-20	+85	℃
存储温度	-55	+150	℃
任何引脚的对地电压	-1.0	+7.0	V
工作电压	-	8.5	V

内部框图:



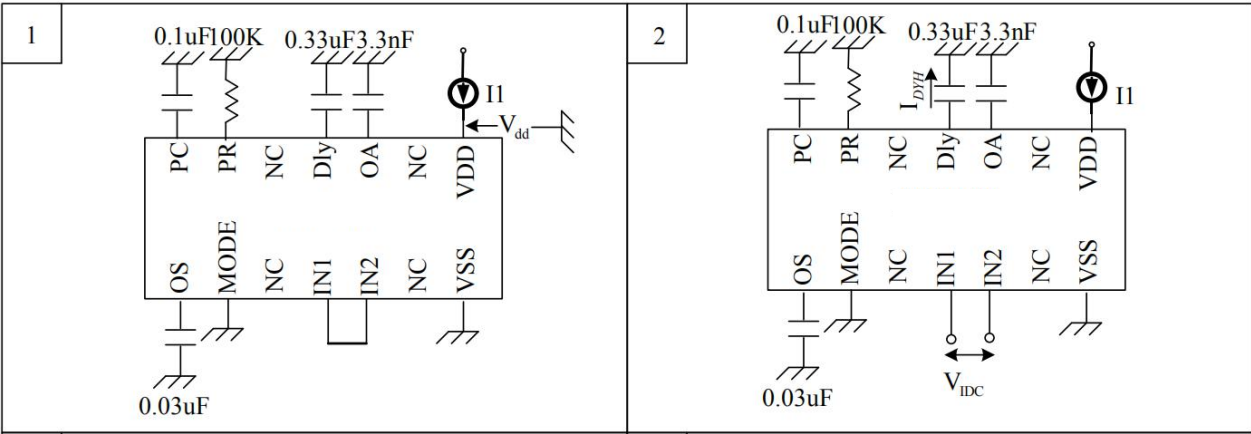
电特性（若无其它规定，Ta=25℃）

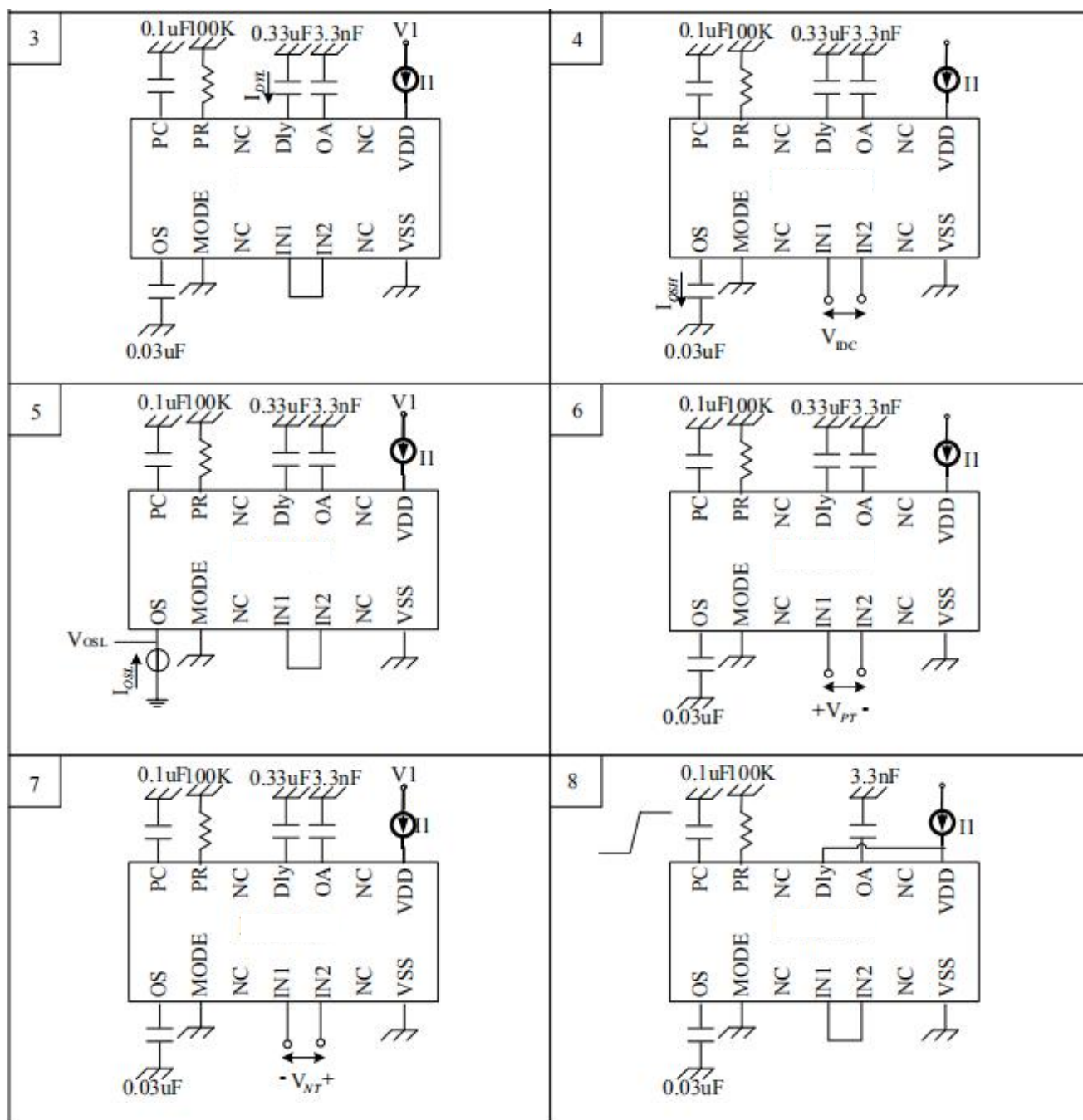
参数名	符号	测试条件	测试电路	最小值	典型值	最大值	单位
电源电压	V _{dd}	I _I 加 5mA	1	4.65	4.8	4.95	V
Dly 输出高电流	I _{DYH}	I _I 加 5mA, VIN1-VIN2=30mV PIN11=0V	2	45		80	μA
Dly 输出低电流	I _{DYL}	I _I 加 5mA, VIN1-VIN2 短路 PIN11=4.8V	3	35		85	μA
OS 输出高电流	I _{OSH}	I _I 加 5mA, VIN1-VIN2=30mV PIN1=0V	4	1.2		3	mA
OS 输出低电平	I _{OSL}	I _I 加 5mA, VIN1-VIN2 短路 IOSL=10mA	5	0		0.2	V
正动作电压(1)	V _{PT}	I _I 加 5mA, VIN1-VIN2	6	4		6	mV
负动作电压(1)	V _{NT}	I _I 加 5mA, VIN2-VIN1	7	4		6	mV
锁存时间 (2)	T _{ON}	I _I 加 5mA, VIN1-VIN2=30mV	8	20			mS
延时时间 (3)	T _{DLY}	I _I 加 5mA, C1=0.1μF、R1=100K	8		16.7		mS

注 1：当在 VIN1 和 VIN2 之间的直流电压 VPT,VNT 小于 4mV 时，OS 引脚输出低电平。

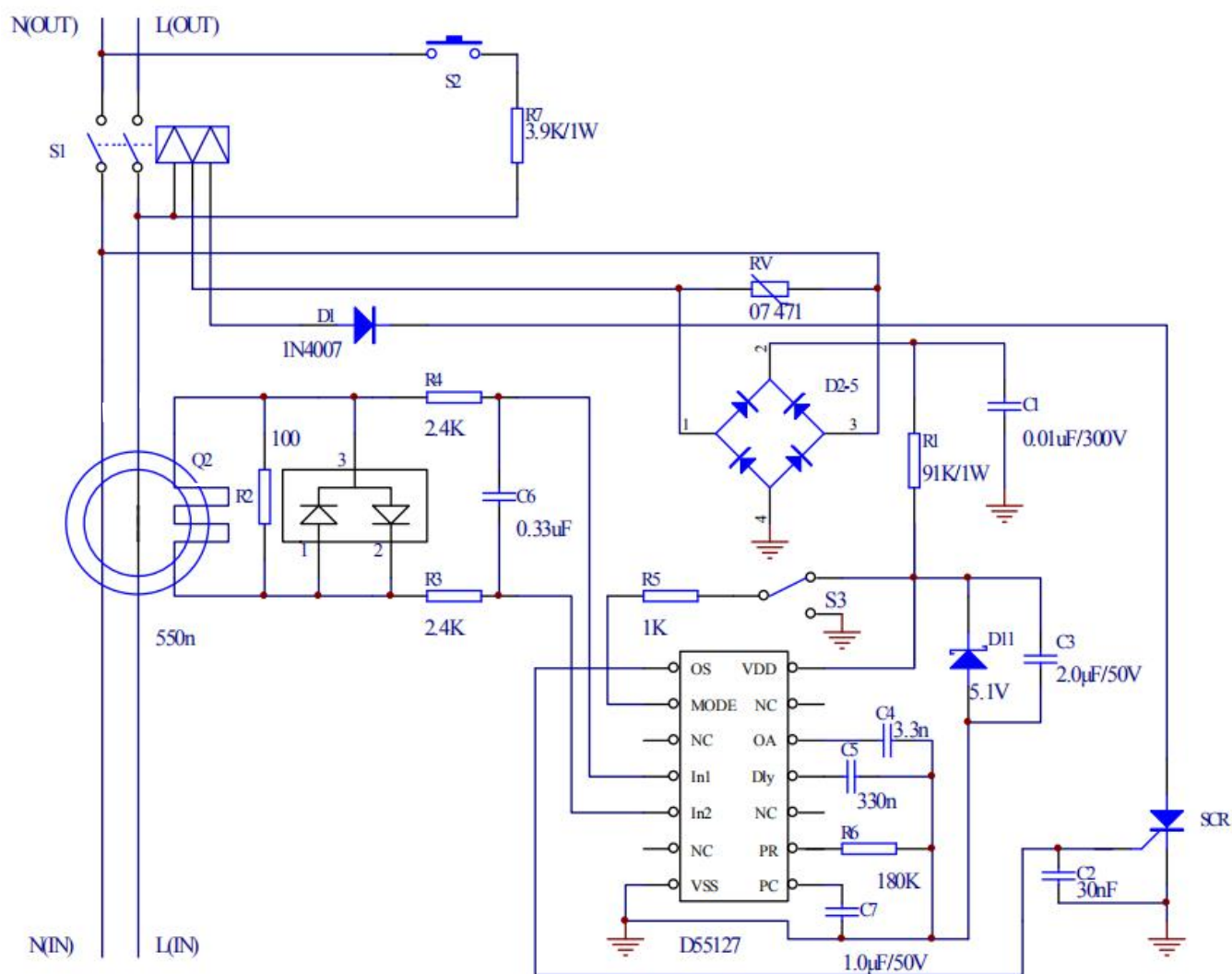
注 2：TON 为 OS 输出高电平持续时间。

注 3：Dly 管脚接电源电压，检测 OS 输出大于 1V 时的延迟时间。

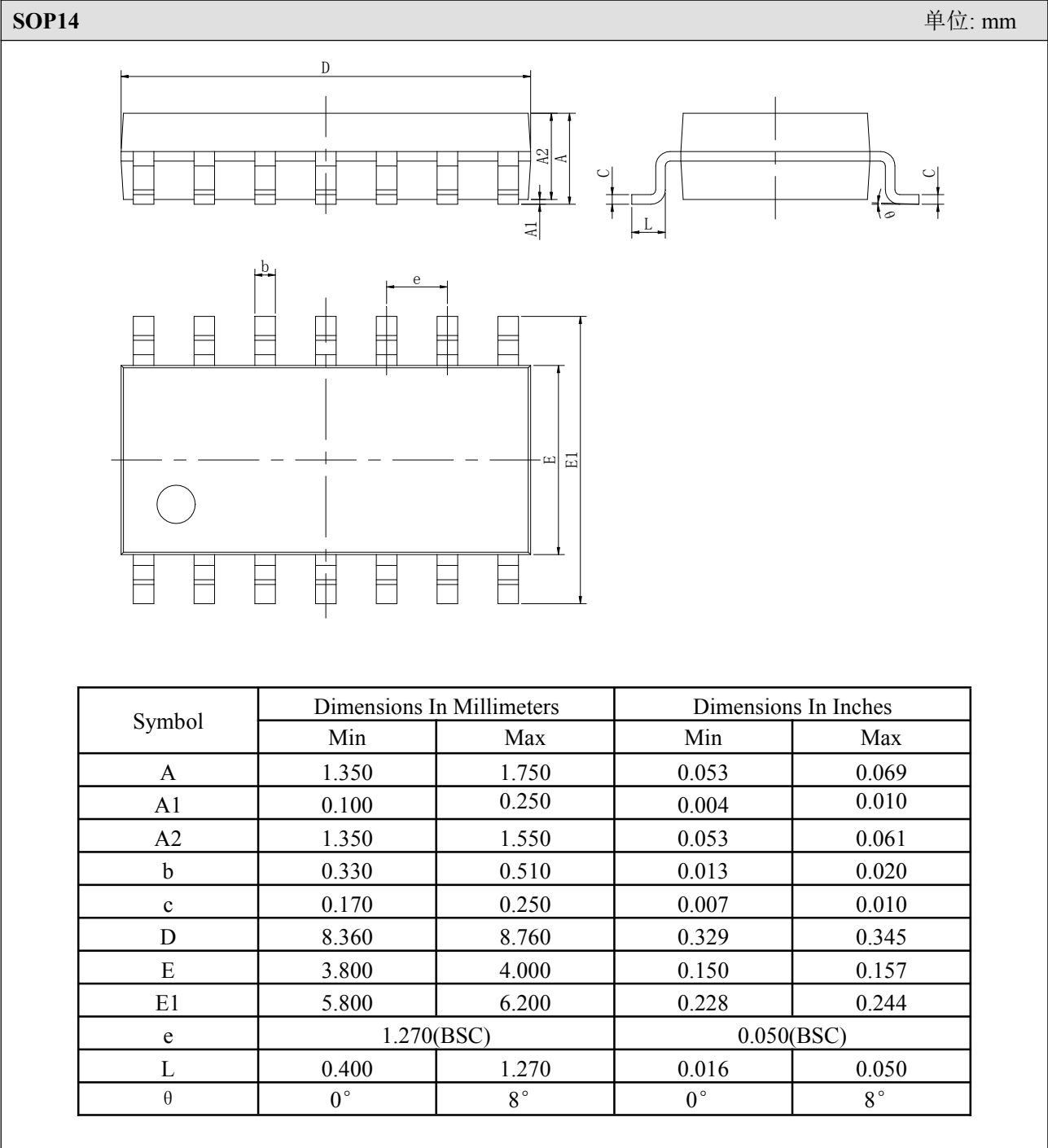




电气原理图:



封装外形图:



声明:

- 芯谷科技保留产品说明书的更改权，恕不另行通知！客户在下单前，需确认获取的资料是否为最新版本，并验证相关信息的完整性。
- 任何半导体产品在特定的条件下都有失效或发生故障的可能，买方有责任在使用芯谷科技产品进行系统设计和整机制造时遵守安全标准，并采取相应的安全措施，以避免潜在失败风险可能造成人身伤害或财产损失情况的发生！
- 产品提升永无止境，芯谷科技将竭诚为客户提供性能更佳、质量更优的集成电路产品。