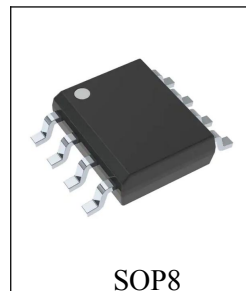


概述:

D2502A是一款高效降压型DC-DC转换器，具有380KHz固定开关频率，可以提供最高3A的输出电流能力。该电路具有低纹波，出色的线性调整率与负载调整率等特点。内置固定频率振荡器与频率补偿电路，简化了电路设计。PWM控制环路可以调节占空比从0~100%之间线性变化。内置使能功能、输出过电流保护功能。当输出短路时，开关频率从380KHz降至80KHz。内部补偿模块可以减少外围元器件数量。



特点:

- 3.6V到30V宽输入电压范围
- 输出电压从1.222V到23V可调
- 最大占空比100%
- 最小压降0.6V
- 固定380KHz开关频率
- 最大3A开关电流
- 内置功率MOS
- 效率高，线性与负载调整率好
- EN脚TTL关机功能
- EN脚具有迟滞功能
- 内置热关断、限流、输出短路等保护功能
- SOP8封装

应用:

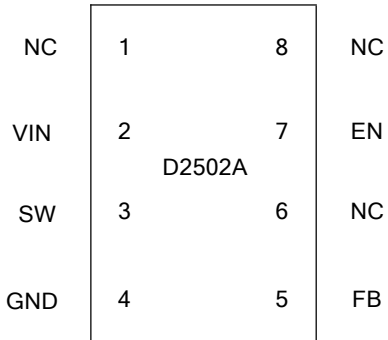
- LCD电视与显示屏
- 数码相框
- 机顶盒
- 路由器
- 通讯设备供电

包装信息：

型号	封装形式	打印方式	包装方式
D2502A	SOP8	CHMC D2502A SXXXX	100只/管 4000只/盘

其中，CHMC为商标，D2502A为产品名，SXXXX为周号。

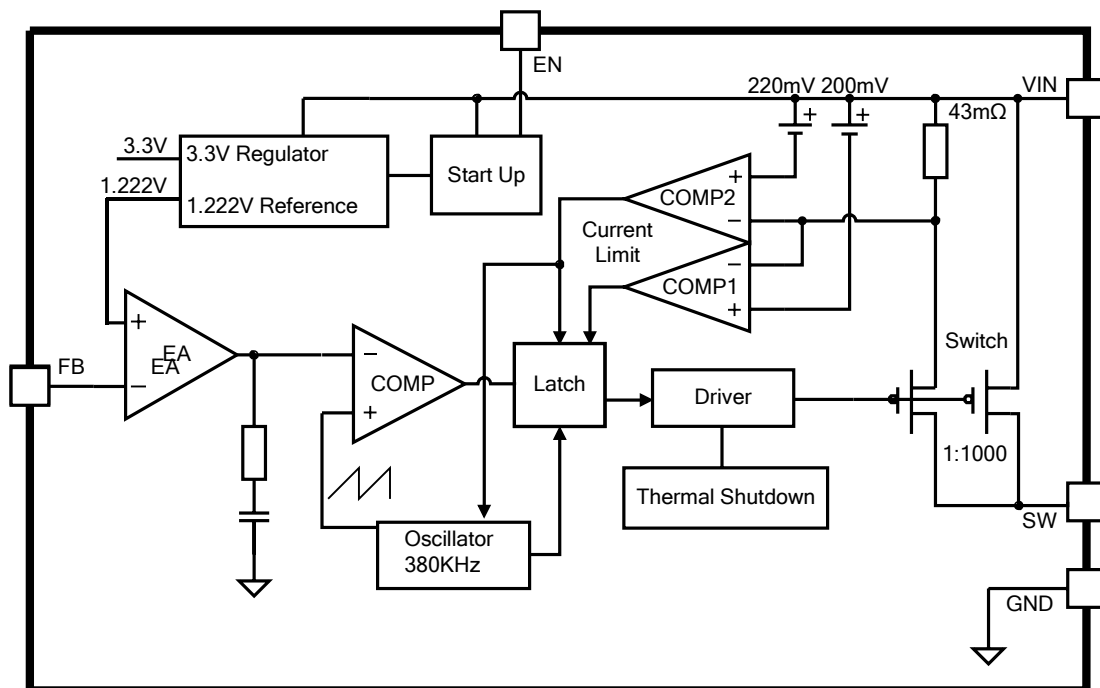
管脚排列图：



管脚定义：

引脚号	引脚名称	描述
1, 6, 8	NC	无连接。
2	VIN	电源输入引脚，支持 DC3.6V~30V 宽范围电压操作，需要在 VIN 与 GND 之间并联电解电容以消除噪声。
3	SW	功率开关输出引脚，SW 是输出功率的开关节点。
4	GND	接地引脚。
5	FB	反馈引脚，通过外部电阻分压网络，检测输出电压进行调整。参考电压为 1.222V。
7	EN	使能引脚，低电平关机，高电平工作，悬空时为高电平。

方框图:



典型应用:

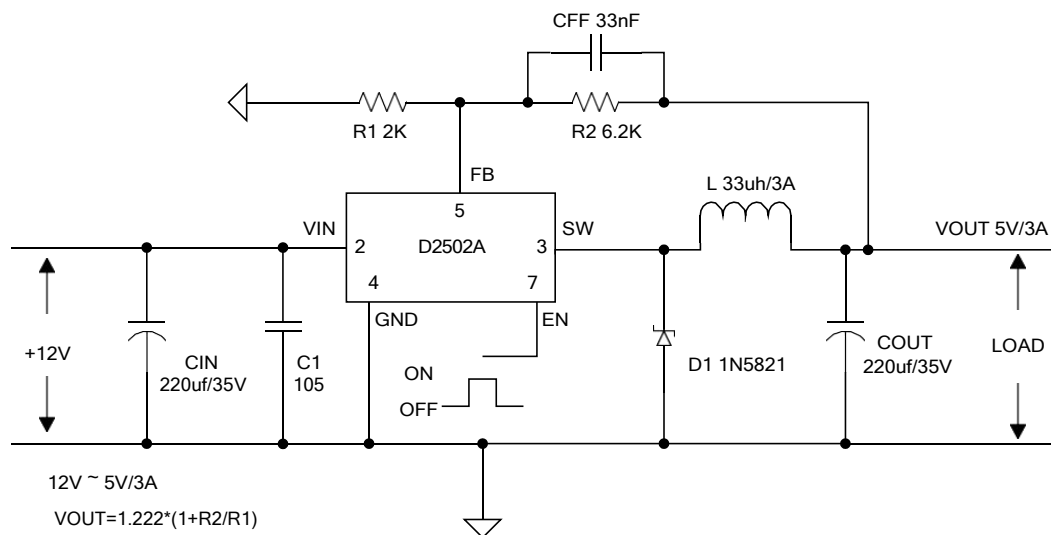


图 1 D2502A 系统参数测量电路(12V-5V/3A)

极限参数:

参数	符号	值	单位
输入电压	V _{in}	-0.3 到 30	V
反馈引脚电压	V _{FB}	-0.3 到 V _{in}	V
使能引脚电压	V _{EN}	-0.3 到 V _{in}	V
输出开关引脚电压	V _{SW}	-0.3 到 V _{in}	V
功耗	PD	内部限制	mW
热阻 (SOP8) (结到环境, 无外部散热片)	R _{JA}	100	°C /W
操作结温	T _J	-40 到 125	°C
贮存温度范围	T _{STG}	-65 到 150	°C
引脚温度(焊接10秒)	T _{LEAD}	260	°C
ESD (HBM)		2000	V

注 1: 超过绝对最大额定值可能导致芯片永久性损坏, 在上述或者其他未标明的条件下只做功能操作, 在绝对最大额定值条件下长时间工作可能会影响芯片的寿命。

电特性: $T_a = 25^\circ\text{C}$; 除非特别说明。

符号	参数	条件	最小值	典型值	最大值	单位
图 1 的系统参数测量电路						
V_{FB}	反馈电压	$V_{in} = 7\text{V}$ 到 25V , $V_{out} = 5\text{V}$ $I_{load} = 0.2\text{A}$ 到 3A	1.186	1.222	1.258	V
η	效率	$V_{in} = 12\text{V}$, $V_{out} = 5\text{V}$ $I_{out} = 3\text{A}$	-	89	-	%

电特性:(直流参数)

$V_{in} = 12\text{V}$, $GND = 0\text{V}$, V_{in} 与 GND 之间并联 $220\mu\text{F}/50\text{V}$ 电容; $I_{out} = 500\text{mA}$, $T_a = 25^\circ\text{C}$; 其它任意, 除非特别说明。

参数	符号	条件	最小值	典型值	最大值	单位
输入电压	V_{in}		3.6		30	V
关机电流	I_S	$V_{EN} = 0\text{V}$		60	200	μA
静态电源电流	I_q	$V_{EN} = 2\text{V}$, $V_{FB} = V_{in}$		3	5	mA
振荡频率	F_{osc}		323	380	437	KHz
开关电流限值	I_L	$V_{FB} = 0\text{V}$		4.7		A
EN 脚阈值电压	V_{EN}	高(开)		1.4		V
		低(关)		0.8		V
EN 脚输入漏电流	I_H	$V_{EN} = 2\text{V}$ (开)		1	15	μA
	I_L	$V_{EN} = 0\text{V}$ (关)		1	15	μA
最大占空比	D_{MAX}	$V_{FB} = 0\text{V}$		100		%

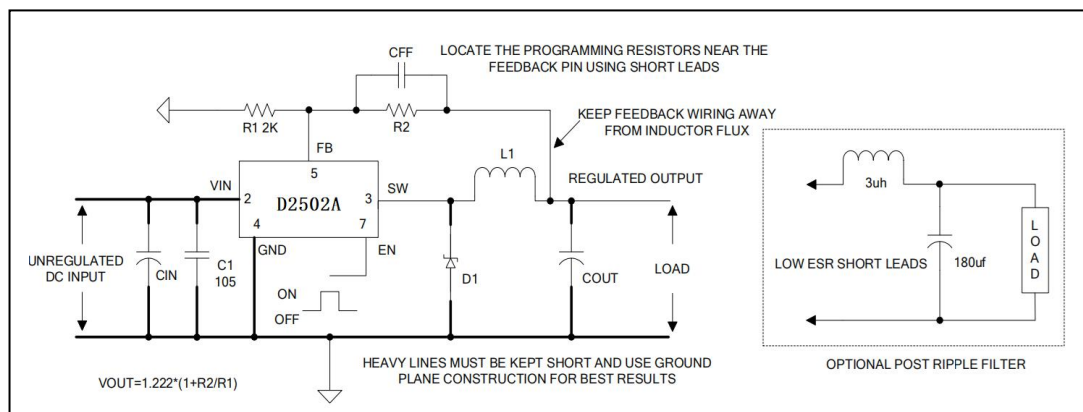


图 2. 标准测试电路和布局指南

R1 选择 2K，误差 1% 的电阻以获得最佳稳定性。

C1 和 CFF 是可选的；为了提高稳定性和降低输入电源线噪声，C1 必须靠近芯片的 VIN 和 GND 引脚；输出电压大于 10V 时，需要一个补偿电容 CFF。补偿电容 CFF 的典型值在 100 pF 到 33 nF 之间，并与输出电压设置电阻 R2 并联。对于高输出电压、低输入电压或低输出电压或具有极低的 ESR 输出电容（如固态钽电容）等情况，补偿电容为系统提供额外的稳定性。

$CFF = 1 / (31 \times 1000 \times R2)$ ；这个电容可以是陶瓷电容、薄膜电容或银云母电容等（由于 Z5U 陶瓷电容性能不稳定，因此不推荐使用）。

肖特基选择表:

电流	表贴	直插	VR(与系统最大输入电压相同)				
			20V	30V	40V	50V	60V
1A		√	1N5817	1N5818	1N5819		
3A		√	1N5820	1N5821	1N5822		
		√	MBR320	MBR330	MBR340	MBR350	MBR360
	√		SK32	SK33	SK34	SK35	SK36
	√			30WQ03	30WQ04	30WQ05	
		√		31DQ03	31DQ04	31DQ05	
		√	SR302	SR303	SR304	SR305	SR306

系统典型应用: (12V ~ 5V/3A)

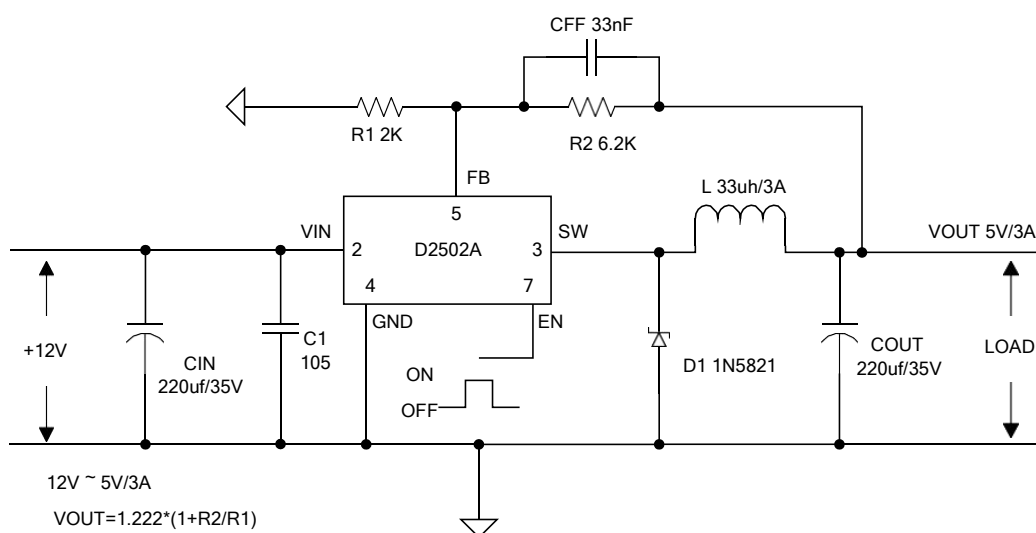


图 3. D2502A 系统参数测量电路(12V ~ 5V/3A)

系统典型应用：(12V ~ 3.3V/3A)

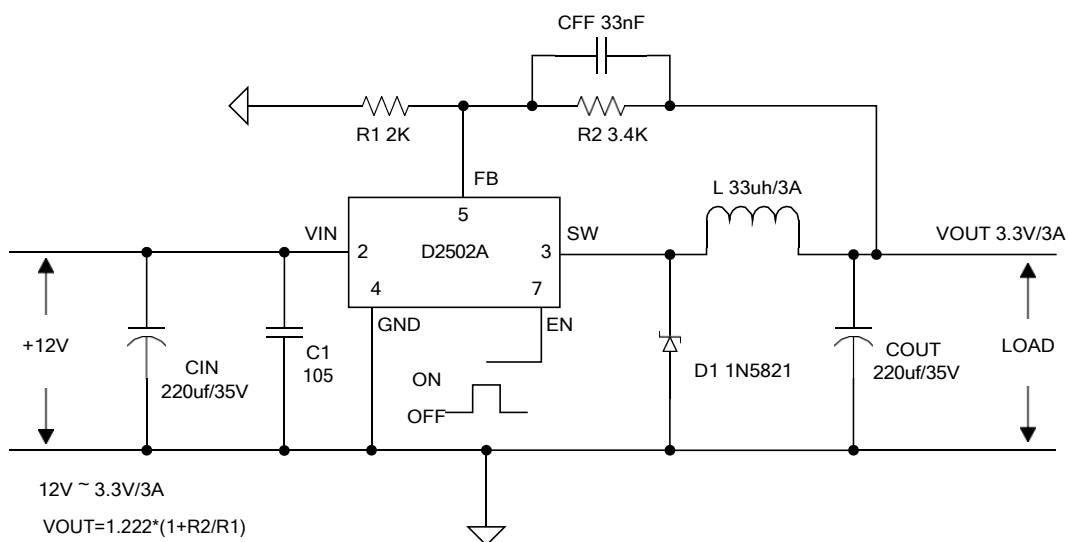
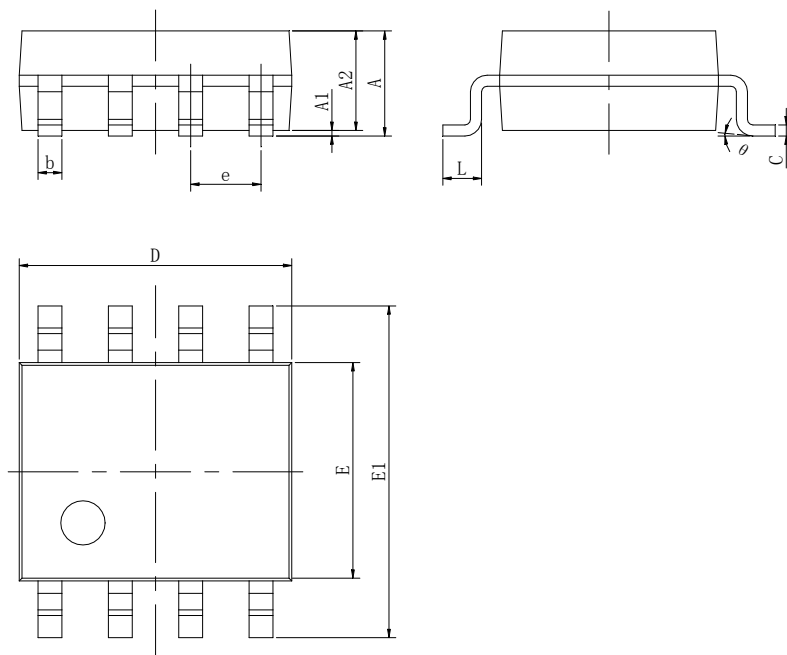


图4. D2502A 系统参数测量电路(12V ~ 3.3V/3A)

封装外形图:

SOP8

单位:mm



Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A	1.350	1.800	0.053	0.071
A1	0.000	0.250	0.000	0.010
A2	1.250	1.550	0.053	0.061
b	0.300	0.510	0.011	0.020
c	0.170	0.250	0.006	0.010
D	4.700	5.100	0.185	0.201
E	3.800	4.000	0.150	0.157
E1	5.800	6.300	0.228	0.244
e	1.270(BSC)		0.050(BSC)	
L	0.400	1.270	0.016	0.050
θ	0°	8°	0°	8°

声明:

- 芯谷科技保留产品说明书的更改权，恕不另行通知！客户在下单前，需确认获取的资料是否为最新版本，并验证相关信息的完整性。
- 任何半导体产品在特定的条件下都有失效或发生故障的可能，买方有责任在使用芯谷科技产品进行系统设计和整机制造时遵守安全标准，并采取相应的安全措施，以避免潜在失败风险可能造成人身伤害或财产损失情况的发生！
- 产品提升永无止境，芯谷科技将竭诚为客户提供性能更佳、质量更优的集成电路产品。